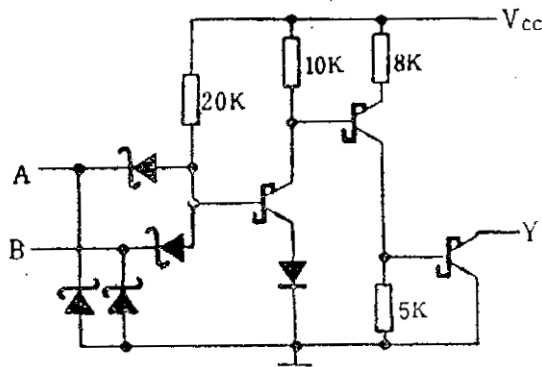


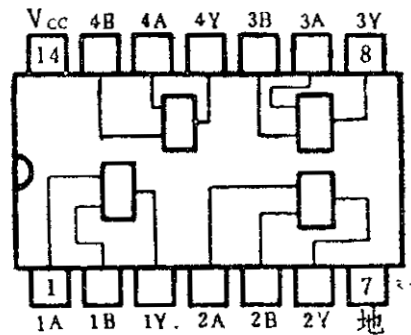
54LS09/74LS09 四 2 输入与门(OC)

典型参数: $t_{pd} = 20ns$ $P_d = 4.25mw/每门$

参考线路(1/4)



外引线排列及逻辑图



54LS09 / 74LS09 参数:

符号	参 数 名 称		参 数 值			单 位	测 试 条 件	
			最小	典型	最大			
V _{IH}	输入高电平		2			V		
V _{IL}	输入低电平	54LS09		0.7		V		
		74LS09		0.8				
V _{CD}	输入钳位电压				-1.5	V	V _{CC} =最小 I _I =-18mA	
V _{OH}	输出高电平电压				100	μ A	V _{CC} =最小 I _{OH} =5.5V V _{IH} =2V	
V _{OL}	输出低电平	54 74		0.25	0.4	V	I _{OL} =4mA	V _{CC} =最小 V _I =V _{IL}
		74LS09		0.35	0.5		I _{OL} =8mA	
I _{IH}	输入高电平电流				20	μ A	V _{CC} =最大 V _I =2.7V	
					0.1	mA	V _{CC} =最大 V _I =7V	
I _{IL}	输入低电平电流				-0.4	mA	V _{CC} =最大 V _I =0.4V	
I _{CCH}	输出高电平电源电流			2.4	4.8	mA	V _{CC} =最大 输入开路	
I _{CCL}	输出低电平电源电流			4.4	8.8	mA	V _{CC} =最大 V _I =0V	
t _{PLH}	关闭延迟			20	35	ns	V _{CC} =5.0V C _L =15pF R _L =2kΩ	
t _{PHL}	导通延迟			17	35	ns		