

54LS03/74LS03

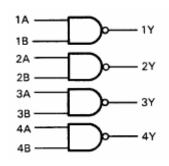
LSTTL型四2输入与非门(OC)

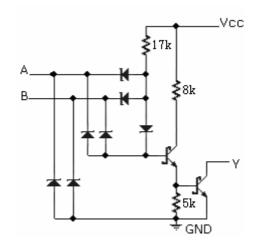
线路图 (1/4)

## 典型参数:

tpd=16ns Pd=2.0mW/每门

## 逻辑符号:





逻辑式: Y = Ā • B 或 Y = Ā + B

## 外引线排列图:

# 逻辑表:

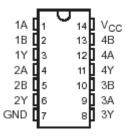
#### 

Η

Η

 $\times$ 

L



# 推荐工作条件

A

H L

 $\times$ 

	参数名称	74 II			54			
符号		参数值			参数值			单位
		最小	典型	最大	最小	典型	最大	
Vcc	电源电压	4. 75	5	5. 25	4. 5	5	5. 5	V
$V_{IH}$	输入高电平电压	2			2			V
$V_{\rm IL}$	输入低电平电压			0.8			0.7	V
$V_{OH}$	输出高电平电压			5. 5			5. 5	V
$I_{OL}$	输出低电平电流			8			4	mA
T <sub>A</sub>	工作环境温度	-40		85	-55		125	$^{\circ}$ C

# KTTIC http://www.kttic.com



# 54LS03/74LS03 LSTTL型四2输入与非门(0C)

## 电性能:(除特别说明外,均为全温度范围)

	参数名称		74 II			54			单位
符号		测试条件	参数值			参数值			
			最小	典型	最大	最小	典型	最大	
$V_{IK}$	输入钳位电压	Vcc=最小 I <sub>I</sub> =-18mA			-1.5			-1.5	V
$I_{OH}$	输出高电平电流	Vcc=最小 V <sub>IL</sub> =最大			100			100	μА
		V <sub>OH</sub> =最大			100				
V <sub>OL</sub>	输出低电平电压	Vcc=最小			0.5		0, 25	0.4	V
		V <sub>IH</sub> =2V I <sub>OL</sub> =最大			0.0		0.20	0. 1	•
$I_{I}$	输入电流	Vcc=最大 V <sub>i</sub> =7V		0. 1			0.1	mA	
	(最大输入电压时)	VCC 4X/\ \1 / \			0.1			0.1	111/1
$I_{\mathrm{IH}}$	输入高电平电流	Vcc=最大 V <sub>i</sub> =2.7V			20			20	μΑ
$I_{\mathrm{IL}}$	输入低电平电流	Vcc=最大 V <sub>I</sub> =0.4V			-0.4			-0.4	mA
$I_{CCH}$	高电平电源电流	Vcc=最大 V <sub>I</sub> =0V			1.6		0.8	1.6	mA
$I_{CCL}$	低电平电源电流	Vcc=最大 输入开路			4.4		2.4	4.4	mA

注: 所有典型值均在 Vcc=5.0V, T<sub>A</sub>=25℃下测量得出。

# 交流 (开关) 参数: Vcc=5.0V, T<sub>A</sub>=25℃

符号	参数名称	从(输入)	到(输出)	测试条件	)	单位		
				例似矛门	最小	典型	最大	干型
$t_{\rm PLH}$	传输延迟	A 或 B	Y	C =15mE D =21rO		17	32	ns
$t_{\mathrm{PHL}}$	传输延迟	A 或 B	Y	$C_L=15pF R_L=2k\Omega$		15	28	ns